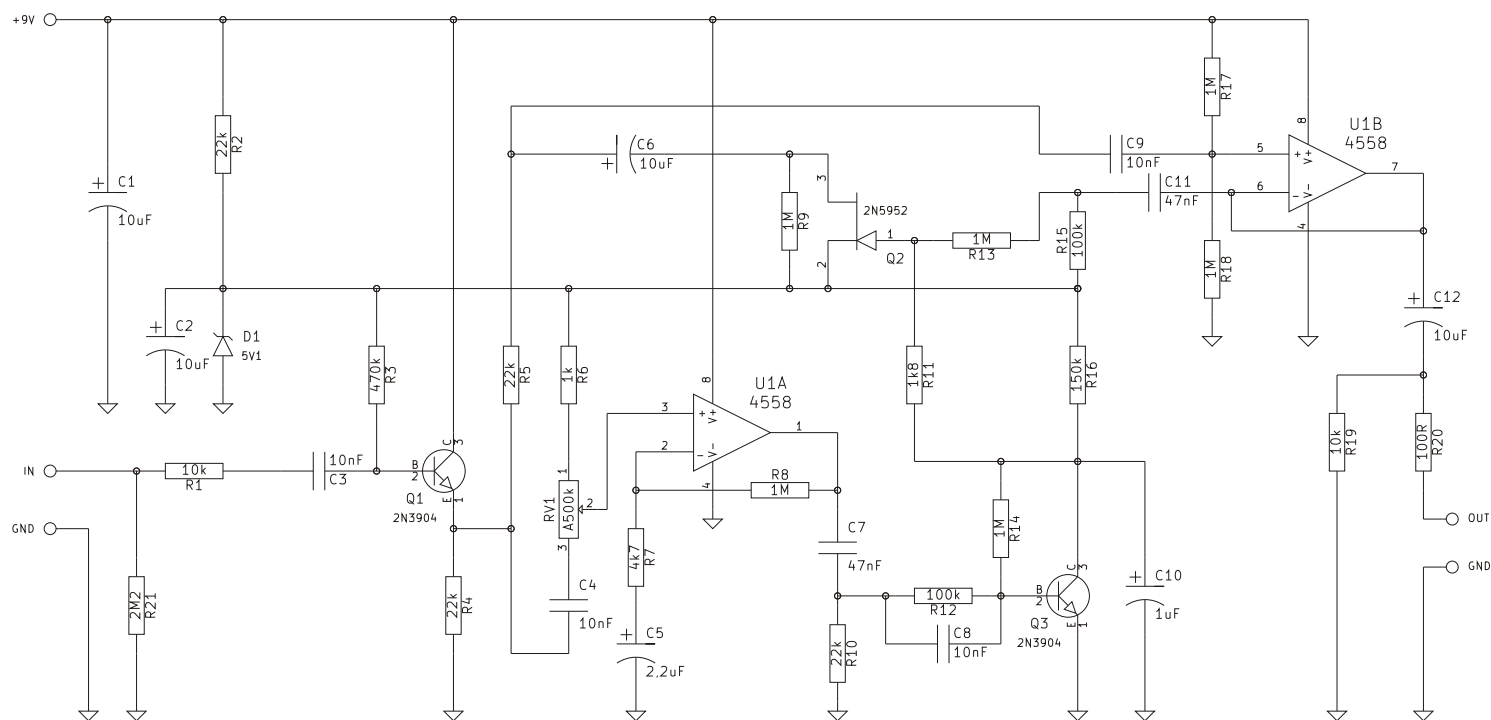
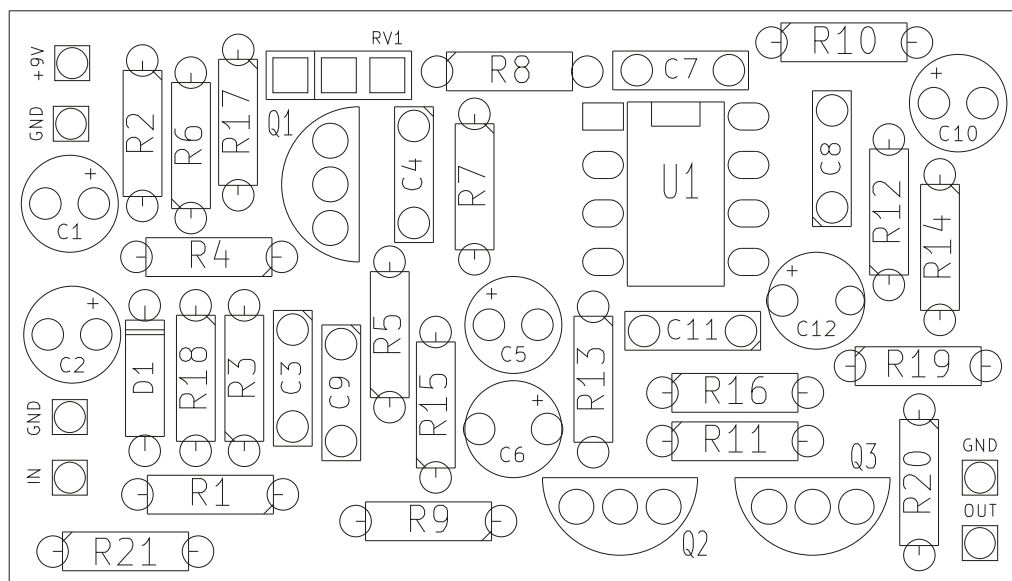


1. Schemat ideowy MXR® Noise Gate.



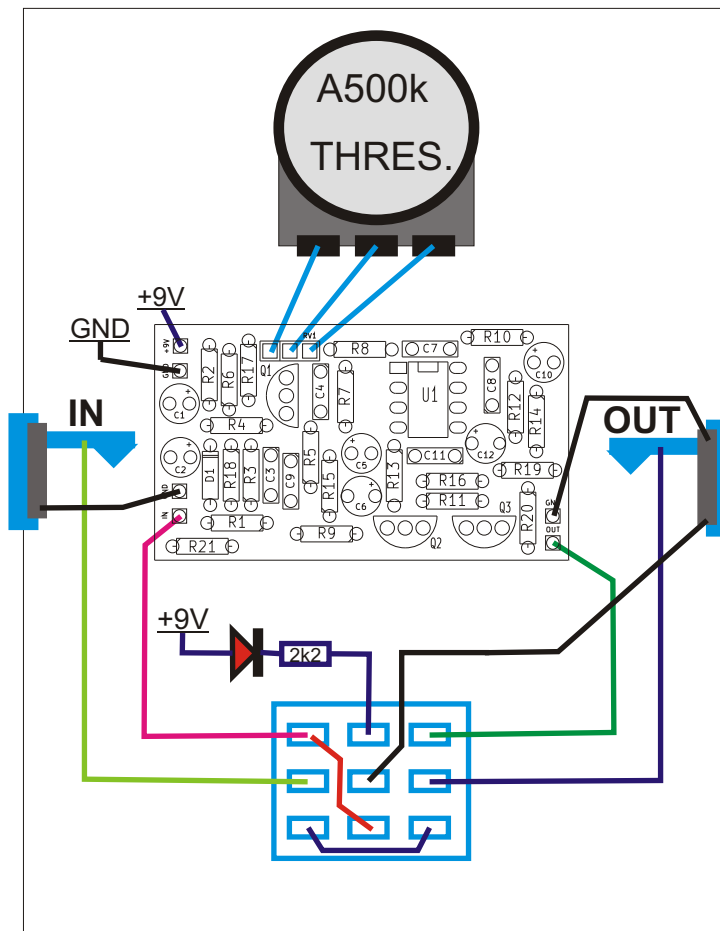
2. Wzór oraz rozmieszczenie elementów na PCB



R1 10k	R10 22k	C1 10uF	Q1 2N3904
R2 22k	R11 1k8	C2 10uF	Q2 2N5952
R3 470k	R12 100k	C3 10nF	Q3 2N3904
R4 22k	R13 1M	C4 10n	D1 Zener 5V1
R5 22k	R14 1M	C5 2,2uF	U1 4558
R6 1k	R15 100k	C6 10uF	
R7 4k7	R16 150k	C7 47nF	
R8 1M	R17 1M	C8 10nF	
R9 1M	R18 1M	C9 10nF	
	R19 10k	C10 1uF	
	R20 100R	C11 47nF	
	R21 2M2	C12 10uF	
	RV1 A500k		

3. Połączenia wewnątrz obudowy.

3PDT TRUE BYPASS



Układ ze względu na dużą czułość należy umieścić w metalowej obudowie, która powinna być podłączona do masy.

Układ nie wymaga uruchamiania, prawidłowo zmontowany działa od razu.

SPIS ELEMENTÓW:

Rezystory:	Potencjometry:	Kondensatory:	Półprzewodniki:
100R 1szt.	A500k log 1szt.	10nF 4szt.	2N3904 2szt.
1k 1szt.		47nF 2szt.	2N5952 1szt.
1k8 1szt.			4558 1szt.
10k 2szt.		Kond. Elektrolityczne:	DZ 5V1 1szt.
100k 2szt.		1uF 1szt.	LED 1szt.
150k 1szt.		10uF 4szt.	
1M 6szt.		2,2uF 1szt.	
2k2 1szt.			
22k 4szt.			
2M2 1szt.			
4k7 1szt.			
470k 1szt.			

Pozostałe elementy:

Gałki do potencjometrów	1szt.
Przełącznik nożny 3PDT	1szt.
Gniazdo DC 5.5 / 2.1	1szt.
Gniazda JACK 6,3mm	2szt.